DEVICE AND METHOD FOR ENCODING IMAGE SIGNAL

Patent number:

JP10056645

Publication date:

1998-02-24

Inventor:

OSADA ATSUSHI

Applicant:

MATSUSHITA ELECTRIC IND CO LTD

Classification: - international:

H04N7/32; H04N7/32; (IPC1-7): H04N7/32

- european:

Application number:

JP19970165476 19970623

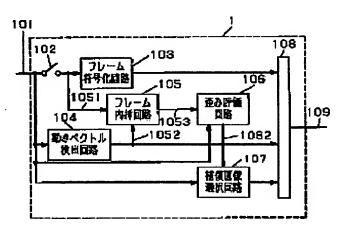
Priority number(s):

JP19970165476 19970623

Report a data error here

Abstract of JP10056645

PROBLEM TO BE SOLVED: To reduce distortion caused in an interpolated picture by previously synthesizing the interpolated picture and replacing one part of the synthesized interpolated picture with an input image signal as a compensated image for a block where the distortion is considerable in this interpolated picture. SOLUTION: A frame thinning circuit 102 performs the frame interval thinning of an input image signal with a prescribed ratio, and a frame encoder circuit 103 encodes the remaining image. A motion vector detection circuit 104 finds a motion vector between pictures from the image signal before thinning. A frame interpolating circuit 105 synthesizes an interpolation frame to be interpolated between pictures encoded from that motion vector. A distortion evaluating circuit 106 finds difference between the interpolated picture and the picture of the input image signal corresponding to this interpolated picture. In a section where the difference is considerable, a compensated image selector circuit 107 extracts such a section from the input moving image signal and outputs it as the compensated image. A sending circuit 108 sends out the frame encoded signal of the thinned picture, the motion vector signal between the pictures and the compensated image signal corresponding to the form of a bit stream 109.



Data supplied from the esp@cenet database - Worldwide

(19)日本国特許庁(JP)

(12) 特 許 公 報 (B2)

(11)特許番号

第2828096号

(45)発行日 平成10年(1998)11月25日

(24)登録日 平成10年(1998) 9月18日

(51) Int.Cl.⁶

酸別記号

 \mathbf{F} I

H 0 4 N 7/32

HO4N 7/137

Z

請求項の数4(全 7 頁)

(21)出願番号

特願平9-165476

(62)分割の表示

特願平1-169320の分割

(22)出庭日

平成1年(1989)6月29日

(65)公開番号

特開平10-56645

(43)公開日

平成10年(1998) 2月24日

審查請求日

平成9年(1997)6月23日

(73)特許権者 000005821

松下電器産業株式会社

大阪府門真市大字門真1006番地

(72)発明者 長田 淳

大阪府門真市大字門真1006番地 松下電

器産業株式会社内

(74)代理人 弁理士 境本 智之 (外1名)

審査官 松永 隆志

(56)参考文献

特開 昭59-123383 (JP, A)

米国特許4545756 (US, A)

テレビジョン学会技術報告, ICS67

-7 (昭和59) P. 47-54

(58) 関査した分野(Int.Cl.⁶, DB名) H04N 7/24 - 7/68

(54) 【発明の名称】 画像信号符号化装置及び画像信号符号化方法

1

(57)【特許請求の範囲】

【請求項1】 入力画像信号を所定の画面間隔で符号化し符号化信号として出力する符号化手段と、前記入力画像信号の画面間の動きベクトルを求める動きベクトル検出手段と、前記助きベクトルを用いて符号化される画面間に内挿画面を合成する内挿手段と、前記内挿画面と当該内挿画面と対応する前記入力画像信号の画面の差分を求める減算手段と、前記内挿画面と前記入力画像信号の画面の差分をブロック単位で評価し当該差分の大きなブロックについては当該ブロックの前記入力画像信号を補償画像として出力する歪み評価手段と、前記符号化信号と前記動きベクトルと前記補償画像から出力信号を得て送出する送出手段と、を備えたことを特徴とする画像信号符号化装置。

【請求項2】 符号化手段は、動き補償画面間符号化方

2

式により画像信号を符号化する請求項1記載の画像信号 符号化装置。

【請求項3】 入力画像信号を所定の画面間隔で符号化し符号化信号として出力する符号化ステップと、前記入力画像信号の画面間の動きベクトルを求める動きベクトル検出ステップと、前記動きベクトルを用いて符号化される画面間に内挿画面を合成する内挿ステップと、前記内挿画面と当該内挿画面に対応する前記入力画像信号の画面の差分を求める減算ステップと、前記内挿画面と前記入力画像信号の画面の差分をブロック単位で評価し当該差分の大きなブロックについては当該ブロックの前記入力画像信号を補償画像として出力する歪み評価ステップと、前記符号化信号と前記動きベクトルと前記補償画像から出力信号を得て送出する送出ステップと、を有することを特徴とする画像信号符号化方法。

【請求項4】 符号化ステップは、動き補償画面間符号 化方式により画像信号を符号化する請求項3記載の画像 信号符号化方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、動画像信号の伝送 もしくは記録において、動画像信号の圧縮符号化を行な う画像信号符号化装置および符号化方法に関する。 [0002]

【従来の技術】近年、動画像信号符号化装置および復号 10 化装置においては、テレビ電話やテレビ会議システムの 開発にともない、各種の圧縮符号化方式が実用化されて いる。符号化時に動画像信号のフレーム数を間引くこと より、伝送情報量は確実に削減できる。しかし、再生画 像の動きに不自然さを生じるため、復号化時に再生フレ ーム間に合成したフレームを内挿する「フレーム内挿」 が行われている。

【0003】以下、図面を参照しながら上述した従来の 動画像信号符号化装置および復号化装置について説明す ろ.

【0004】図6は従来の動画像信号符号化装置および 復号化装置のブロック図を示すものである。図6におい て、1は動画像信号を符号化して送出する動画像信号符 号化装置であり、101は動画像信号符号化装置の入 力、102はフレーム間引き回路、103はフレーム符 号化回路、108は送出回路、109は動画像信号符号 化装置の出力である。2は動画像信号を再生する動画像 信号復号化装置であり、201は動画像信号復号化装置 の入力、208は受信回路、203はフレーム復号化回 路、209は動きベクトル検出回路、204はフレーム 30 化するとき、(エ)回転をともなう運動をするとき、等 内挿回路、206は切り換え回路、207は動画像信号 復号化装置の出力である。

【0005】以上のように構成された動画像信号復号化 装置および復号化装置について、以下その動作を説明す る。

【0006】符号化する動画像信号は、動画像信号符号 化装置1の入力101に入力する。以下、入力101に 入力する信号を入力動画像信号と呼ぶ。入力動画像信号 は、フレーム間引き回路102により、2フレームに1 フレームの割合でフレーム数が間引かれる。この様子を 40 図7に示す。(a)は入力動画像信号の連続するフレー ムA, B, C, Dを表す。このうちB, Dはフレーム間 引き回路102により間引かれるフレームであり、A. Cはフレーム間引き回路を通過するフレームである。フ レームA、Cを符号化フレームと呼ぶ。フレーム符号化 回路103は符号化フレームの符号化を行ないフレーム 符号を出力する。送出回路108は入力されるフレーム 符号を出力の形態に合わせ、動画像信号符号化装置の出 カ109から出力する。

【0007】動画像信号復号化装置2は、動画像信号符 50 号化装置において、あらかじめ内挿画面の合成を行な

号化装置1により符号化された信号を復号化して動画像 信号を再生する。受信回路208は、動画像信号復号化 装置2の入力201に入力される信号を再生し、受信フ レーム符号を得る。受信フレーム符号は動画像信号符号 化装置1におけるフレーム符号に相当するものである。 フレーム復号化回路203は受信フレーム符号を復号化 して再生フレームを得る。図7 (b) に再生フレームの 様子を示す。A', C'は再生フレームであり、符号化 フレームA、Cを再生したものである。動きベクトル検 出回路209は再生フレーム間の動きベクトルを求め る。フレーム内挿回路204は動きベクトルを用いて再 生フレーム間に位置するフレームを合成する。以下、と の合成したフレームを再生内挿フレームと呼ぶ。次に、 再生フレームA', C'間に位置する内挿フレームBi を求める場合について説明する。動きベクトル検出回路 209は再生フレームA', C'から、これらのフレー ム間の動きベクトルV_{Ac}を求める。フレーム内挿回路2 O4は、再生フレームA', C'と動きベクトルVxcを 用いて内挿フレームBiを合成する。図7(c)は動画 像信号復号化装置2の出力207におけるフレームを示 す。切り換えスイッチ206をc側に切り換えると再生 フレームが、 i 側に切り換えると内挿フレームが、20 7より出力される。動画像信号復号化装置2の出力は再 生動画像信号である。

[0008]

20

【発明が解決しようとする課題】しかしながら上記のよ うな構成では、(ア)ブロック内に異なる方向に動く物 体があるとき、(イ)動体の影から背景が現われたり、 動体により背景がかくれるとき、(ウ)動体の形状が変 において、正しい動きベクトルが存在しないため、誤っ た動きベクトルが検出され、これを用いて合成した内挿 フレームに歪みを生じるという課題を有していた。 [0009]

【課題を解決するための手段】上記課題を解決するため に本発明の画像信号符号化装置は、入力画像信号を所定 の画面間隔で符号化し符号化信号として出力する符号化 手段と、前記入力画像信号の画面間の動きベクトルを求 める動きベクトル検出手段と、前記動きベクトルを用い て符号化される画面間に内挿画面を合成する内挿手段 と、前記内挿画面と当該内挿画面に対応する前記入力画 像信号の画面の差分を求める減算手段と、前記内挿画面 と前記入力画像信号の画面の差分をブロック単位で評価 し当該差分の大きなブロックについては当該ブロックの 前記入力画像信号を補償画像として出力する歪み評価手 段と、前記符号化信号と前記動きベクトルと前記補償画 像から出力信号を得て送出する送出手段とを備えたもの

【0010】本発明は上記した構成により、画像信号符

い、この内挿画面内で歪みが大きいブロックについては 入力画像信号を補償画像として、符号化信号、動きベク トルと共に送出し、画像信号復号化装置において、合成 した内挿画面の一部を、受信した補償画像で置き換える ようにしたことにより、内挿画面に生じる歪みを低減で きる。

[0011]

【発明の実施の形態】以下、本発明の一実施形態におけ る助画像信号符号化装置および復号化装置、ならびに参 考例である動画像信号符号化装置および復号化装置につ 10 いて図面を参照しながら説明する。

【0012】図1(a), (b)は本発明の実施形態に おける動画像信号符号化装置および復号化装置のブロッ ク図を示すものである。図1において、1は動画像信号 を符号化して送出する動画像信号符号化装置であり、1 01は動画像信号符号化装置の入力、102はフレーム 間引き回路、103はフレーム符号化回路、104は動 きベクトル検出回路、105はフレーム内挿回路、10 6は歪み評価回路、107は補償画像選択回路、108 は送出回路、109は動画像信号符号化装置の出力であ る。2は動画像信号を再生する動画像信号復号化装置で あり、201は動画像信号復号化装置の入力、202は 受信回路、203はフレーム復号化回路、204はフレ ーム内挿回路、205は歪み補償回路、206は切り換 え回路、207は動画像信号復号化装置の出力である。 【0013】以上のように構成された動画像信号符号化 装置および復号化装置について、図1を用いてその動作 を説明する。

【0014】符号化する動画像信号は動画像信号符号化 装置1の入力101に入力する。以下、入力101に入 力する信号を入力動画像信号と呼ぶ。入力動画像信号は フレーム間引き回路102により2フレームに1フレー ムの割合でフレーム数が間引かれる。この様子を図2に 示す。(a)は入力動画像信号の連続するフレームA, B, C, Dを表わす。このうちB, Dはフレーム間引き 回路102により間引かれるフレームであり、A, Cは フレーム間引き回路102を通過するフレームである。 以下、A,Cを符号化フレームと呼ぶ。フレーム符号化 回路103は符号化フレームの符号化を行ないフレーム 信号を用い、符号化フレーム間の動きベクトルを求め る。フレーム内挿回路105は符号化フレーム間に位置 する内挿フレームを合成する。次に、符号化フレーム A, C間に位置する内挿フレームBiを求める動作を説 明する。動きベクトル検出回路104はフレームA、C から、これらのフレーム間の動きベクトルV^。を求め る。フレーム内挿回路105は、フレームA, Cと動き ベクトルVAcを用いて内挿フレームBiを合成する。図 2 (b) に内挿フレームBiの様子を示す。この後、内

が行なわれる。歪みの評価について図3により説明す る。歪みの評価は複数画素の集合であるブロック単位で 行なう。内挿フレームBi上の座標(x,y)のブロッ クbi,,と、入力助画像信号のフレームB上の座標 (x, y)のブロックb,,の各画素について差を求め、 この差の最大値をブロックbixvの歪みとする。内挿フ レームBiのすべてのブロックについて歪みを求め、歪 みの大きいものから順にNブロックを選択する。このN ブロックは後述する補償画像により歪みが補償されるブ ロックである。歪み評価回路106は、このNブロック の座標を補償画像選択回路107に与える。補償画像選 択回路107は、この座標に対応するブロックを入力動 画像信号のフレームBから切り出す。切り出した画像は 補償画像と呼び、フレーム符号、動きベクトルとともに 送出回路108の出力の形態に合わせた後、出力109 より送出される。

【0015】次に、動画像信号復号化装置2の動作につ いて説明する。動画像信号復号化装置2は動画像符号化 装置1により符号化された動画像信号を復号化して動画 像信号を再生するものである。伝送路や記録媒体等から 得られた信号は、動画像信号復号化装置2の入力201 に入力される。受信回路202は、受信フレーム符号を 2021に、受信動きベクトルを2022に、受信補償 画像を2023にそれぞれ出力する。これらは動画像信 号符号化装置1におけるフレーム符号, 動きベクトル, 補償画像にそれぞれ相当するものである。フレーム復号 化回路203は受信フレーム符号を復号化して再生フレ ームを出力する。フレーム内挿回路204は再生フレー ム間に位置する内挿フレームを合成する。との様子を図 2 (c) に示す。A', C'は再生フレームであり、B i', Di'はフレーム内挿回路204で合成される内 挿フレームである。フレーム復号化回路203から再生 フレームA', C'が出力され、受信回路202から符 号化フレームA、C間の動きベクトルVxcが出力される とき、フレーム内挿回路204は内挿フレームBi'を 合成して出力する。歪み補償回路205は、内挿フレー ムの一部を受信補償画像で置き換える。受信補償画像に より置き換えられるフレームBi'内の位置は、動画像 信号符号化装置1において補償画像選択回路107が入 符号を得る。動きベクトル検出回路104は入力動画像 40 力動画像信号のフレームBから補償画像を取り出された のと同じ位置である。切り換え回路206をc側に切り 換えると再生フレームが、i側に切り換えると歪み補償 回路205を通過した内挿フレームが動画像信号符号化 装置の出力207に得られる。

【0016】以上のように本実施形態によれば、動画像 信号符号化装置において内挿フレームの合成をあらかじ め行ない、内挿フレームで歪みが大きくなる部分を調 べ、この部分を入力動画像信号から取り出して補償画像 とし、動画像信号復号化装置へ送出し、助画像信号復号 挿フレームBiは歪み評価回路106により歪みの評価 50 化装置において、内挿フレームを合成した後、受信した 補償画像により、内挿フレームの一部を置き換えるよう にしたことにより、内挿フレームで歪みが大きい部分が 補償画像で置き換えられるため、内挿フレームの歪みを 低減できるものである。

【0017】図4、図5は本発明の参考例における動画 像信号符号化装置および復号化装置のブロック図を示す ものである。図4、図5において、1は動画像信号を符 号化して送出する動画像信号符号化装置であり、101 は動画像信号符号化装置の入力、102はフレーム間引 き回路、103はフレーム符号化回路、1031は減算 回路、1032は量子化回路、1033は加算回路、1 034はフレームメモリ、104は動きベクトル検出回 路、105はフレーム内挿回路、110は減算回路、1 11はフレームメモリ、112は歪み評価回路、113 は内挿歪み信号選択回路、108は送出回路、109は 動画像信号符号化装置の出力である。2は動画像信号を 再生する動画像信号復号化装置であり、201は動画像 信号復号化装置の入力、202は受信回路、203はフ レーム復号化回路、2031は加算回路、2032はフ レームメモリ、204はフレーム内挿回路、208は加 20 算回路、209はフレームメモリ、206は切り換え回 路、207は動画像信号復号化装置の出力である。

【0018】以上のように構成された動画像信号符号化 装置および復号化装置について、図4、図5を用いてそ の動作を説明する。

【0019】符号化する動画像信号は動画像信号符号化 装置の入力101に入力する。以下、入力101に入力 する信号を入力動画像信号と呼ぶ。入力動画像信号は、 フレーム間引き回路102により、2フレームに1フレ ームの割合でフレーム数が間引かれる。この様子を図2 30 に示す。(a)は入力動画像信号の連続するフレーム A, B, C, Dを表わす。このうちB, Dはフレーム間 引き回路102により間引かれるフレームであり、A、 Cはフレーム間引き回路102を通過するフレームであ る。以下、A、Cを符号化フレームと呼ぶ。フレーム符 号化回路103は符号化フレームの符号化を行いフレー ム符号を出力する。フレーム符号化回路103は動き補 償フレーム間符号化方式によるものであり、加算回路 1 033、フレームメモリ1034からなる局部復号器を 備える。減算回路1031に符号化フレームが入力され 40 るとき、フレームメモリ1034は1フレーム前の再生 フレームを動き補償した予測フレームを出力する。減算 回路1031はフレーム間予測誤差信号を出力し、量子 化回路1032でとれを量子化する。との値をフレーム 符号と呼ぶ。動きベクトル検出回路104は入力動画像 信号を用いて符号化フレーム間の動きベクトルを求め る。フレーム内挿回路105は動きベクトルを用いて符 号化フレームから内挿フレームを合成する。

【0020】1051に符号化フレームA、Cが、10

るとき、入力動画像信号のフレームBに相当する内挿フ レームBiを合成して1053に出力する。図2(b) に内挿フレームBiの様子を示す。フレームメモリ11 1は入力動画像信号の遅延を行なう。フレーム内挿回路 105が内挿フレームBiを出力するとき、フレームメ モリ111は入力動画像信号のフレームBを出力する。 内挿フレームBiと入力動画像信号のフレームBは減算 回路110で差が求められる。この値は内挿フレームB iの歪みであり、フレーム誤差信号と呼ぶ。内挿フレー ム内でフレーム誤差信号の大きな部分、すなわち内挿フ レームの歪みが多い部分については、フレーム誤差信号 の値をフレーム符号とともに送出する。次に、この方法 について説明する。

【0021】フレーム誤差信号は歪み評価回路112に よりブロック毎に大きさが評価される。ブロック内にお けるフレーム誤差信号の最大値をこのブロックの最大歪 み値とし、最大歪みの値の大きなものから順にN個のブ ロックを選択する。内挿歪み信号選択回路113は、歪 み評価回路112により選択されたNブロックをフレー ム誤差信号から切り出す。ことで切り出された信号を内 挿歪み信号と呼ぶ。また、歪み評価回路112は選択し たNブロックの座標も出力する。これを内挿歪み信号の 座標と呼ぶ。フレーム符号,動きベクトル,内挿歪み信 号、内挿歪み信号の座標、は送出回路108により出力 の形態に合わせられた後、出力109より送出される。 【0022】次に、動画像信号復号化装置2の動作につ いて説明する。動画像信号復号化装置2は動画像符号化 装置1により符号化された動画像信号を復号化して再生 するものである。伝送路や記録媒体等から得られた信号 は、動画像信号復号化装置の入力201に入力される。 受信回路202は、受信フレーム符号を2021に、受 信動きベクトルを2022に、受信内挿歪み信号を20 23に、受信内挿歪み信号の座標を2024にそれぞれ 出力する。とれらは、動画像符号化装置1 におけるフレ ーム符号, 動きベクトル, 内挿歪み信号, 内挿歪み信号 の座標、にそれぞれ相当するものである。フレーム復号 化回路203は受信フレーム符号を復号化して再生フレ ームを出力する。フレーム内挿回路204は再生フレー ム間に位置する内挿フレームを合成する。との様子を図 2 (c) に示す。

【0023】A', C'は再生フレームであり、B i', Di'はフレーム内挿回路204で合成される再 生内挿フレームである。フレーム復号化回路203から 再生フレームA', C'が、受信回路202から符号化 フレームA、C間の動きベクトルVAcが出力されると き、フレーム内挿回路204は再生内挿フレームBi を合成して出力する。との後、再生内挿フレームBi' は歪み補償回路208に入力される。フレームメモリ2 09は、受信内挿歪み信号を、受信内挿歪み信号の座標 52にフレームA, C間の動きベクトルVxcが入力され 50 で示される位置に記憶する。歪み補償回路208は、再 生内挿フレームにフレームメモリ209の値を加算す る。切り換え回路206はc側に切り換えると再生フレ ームが、 i 側に切り換えると歪み補償回路208を通過 した再生内挿フレームが、助画像信号復号化装置の出力 207から得られる。

【0024】との参考例によれば、動画像信号符号化装 置において、内挿フレームの合成を行ない、内挿フレー ムで歪みが大きくなる部分を調べ、この部分の歪みを内 挿歪み信号として動画像信号復号化装置へ送り、動画像 信号復号化装置において、内挿フレームを合成した後、 受信した内挿歪み信号を、内挿フレームに加算するよう にしたことにより、内挿フレームの歪みを低減できるも のである。

【0025】この参考例が上述した本発明の実施形態と 異なる点は、動画像信号符号化装置で合成した内挿フレ ームにおいて、歪みの大きい領域の歪み値を送出するよ うにしたことである。このことにより、入力動画像信号 を送出するよりも情報量を低減できる。また、上記参考 例ではフレーム符号化回路に動き補償フレーム間符号化 方式を用いた。このことにより、局部復号化器で再生フ 20 107 補償画像選択回路 レームが得られるため、符号化装置と復号化装置でそれ ぞれ合成した内挿フレームが等しく、符号化装置におい て再生内挿フレームの歪みが正確に評価できるため、よ り適した選択領域を決定できるという優れた特徴があ る。

[0026]

【発明の効果】以上のように本発明は、画像信号符号化 装置に内挿手段を設けたことにより、画像信号復号化装 置で合成する内挿画面において歪みが大きいブロックを 前もって画像信号符号化装置で推測することができる。 したがって、画像信号符号化装置は内挿画面において歪 みが大きいブロックについて入力画像信号を補償画像と して、符号化信号、動きベクトルとともに送出すること により、画像信号復号化装置では合成した内挿画面の歪 みを低減することができる。

【図面の簡単な説明】

【図1】本発明の実施形態における動画像信号符号化装 置および復号化装置のブロック図

【図2】本発明の実施形態における動画像信号符号化装 置および復号化装置のフレームを説明する説明図

【図3】本発明の実施形態における歪み評価回路の動作 を説明する説明図

【図4】本発明の参考例における動画像信号符号化装置

のブロック図

【図5】本発明の参考例における動画像信号復号化装置 のブロック図

10

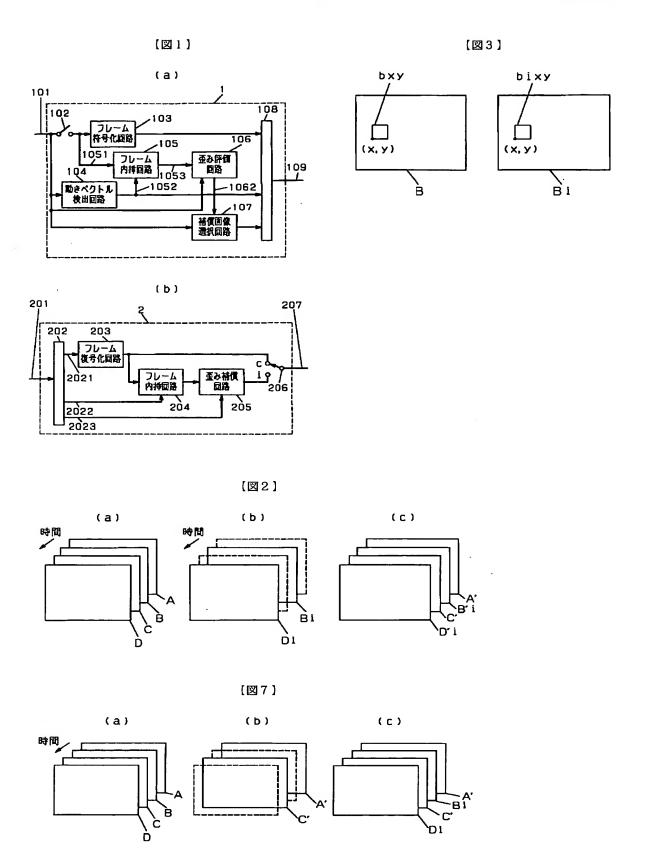
【図6】従来の助画像信号符号化装置および復号化装置 のブロック図

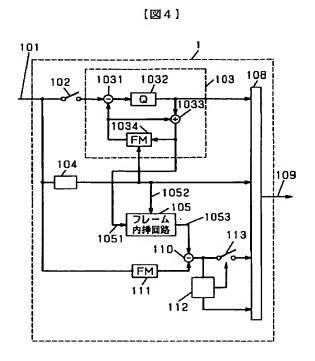
【図7】従来の動画像信号符号化装置および復号化装置 のフレームを説明する説明図

【符号の説明】

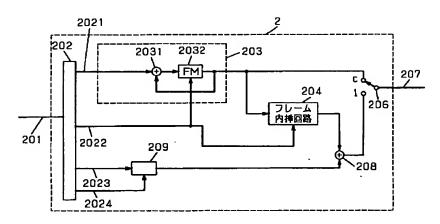
- 1 助画像信号符号化装置
- 10 101 動画像信号符号化装置の入力
 - 102 フレーム間引き回路
 - 103 フレーム符号化回路
 - 1031 減算回路
 - 1032 量子化回路
 - 1033 加算回路
 - 1034 フレームメモリ
 - 104 動きベクトル検出回路
 - 105 フレーム内挿回路
 - 106 歪み評価回路

 - 108 送出回路
 - 109 動画像信号符号化装置の出力
 - 110 減算回路
 - 111 フレームメモリ
 - 112 歪み評価回路
 - 113 内挿歪み信号選択同路
 - 2 動画像信号復号化装置
 - 201 動画像信号復号化装置の入力
 - 202 受信回路
- 30 2021 受信フレーム符号
 - 2022 受信動きベクトル
 - 2023 受信内挿歪み信号
 - 2024 受信内挿歪み信号座標
 - 203 フレーム復号化回路
 - 2031 加算回路
 - 2032 フレームメモリ
 - 204 フレーム内挿回路
 - 205 歪み補償回路
 - 206 切り換え回路
- 40 207 動画像信号復号化装置の出力
 - 208 歪み補償回路
 - 209 フレームメモリ





【図5】



【図6】

